STUDIA NIESTACJONARNE - WEiT, Elektronika i Telekomunikacja STOPIEN I, ROK III 2023/24

sem. zimowy

		Gr	8:00–9:30	10:00–11:30	12:00–13:30	14:00–15:30	16:00–17:30	18:00–19:30	20:00–21:30
I	sobota 07 X	1	SiST D5/1 W (Kościelnik)	SiST D5/1 W (Kościelnik)	CPS D5/1 W (Korohoda)	TMp D5/1 W (Sokołowski)	TMp D5/1 W (Sokołowski)		
		2							
		3							
	niedziela 08 X	1	SK D5/1 W (Kościelnik)	SK D5/1 W (Kościelnik)	JPO D5/1 W (Kacprzak)	JPO D5/1 W (Kacprzak)	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)	
		2							
		3							
II	sobota 14 X	1	SiST D5/1 W (Kościelnik)	SiST D5/1 W (Kościelnik)	CPS D5/1 W (Korohoda)	Design Lab. C2/421 L (Ostrowski)	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)	
		2							
		3							
	niedziela 15 X on-line	1	SK on-line W (Kościelnik)	SK on-line W (Kościelnik)	JPO on-line W (Kacprzak)	JPO on-line W (Kacprzak)			
		2							
		3							
III	sobota 21 X	1	SiST D5/1 W (Kościelnik)	SiST D5/1 W (Kościelnik)	CPS D5/1 W (Korohoda)	TMp D5/1 W (Sokołowski)	TMp D5/1 W (Sokołowski)		
		2							
		3							
	niedziela 22 X on-line	1	SK on-line W (Kościelnik)	SK on-line W (Kościelnik)	JPO on-line W (Kacprzak)	JPO on-line W (Kacprzak)			
		2							
		3							
IV	sobota 28 X	1	SiST D5/1 W (Kościelnik)	SiST D5/1 W (Kościelnik)	CPS D5/1 W (Korohoda)	Design Lab. C2/421 L (Ostrowski)	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)	
		2							
		3							
	niedziela 29 X on-line	1	SK on-line W (Kościelnik)	SK on-line W (Kościelnik)	JPO on-line W (Kacprzak)	JPO on-line W (Kacprzak)			
		2							
		3							
V	sobota 18 XI	1			CPS D5/1 W (Korohoda)	TMp D5/1 W (Sokołowski)	TMp D5/1 W (Sokołowski)		
		2							
		3							
	niedziela 19 XI	1	SiST C3/301 L (K	SiST C3/301 L (K	SK C3/301 L (Szy	SK C3/301 L (Szy			
		2							
		3							
VI	sobota 25 XI	1	TMp C2/421 L (S	TMp C2/421 L (S	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)			
		2							
		3							
	niedziela 26XI	1	SiST C3/301 L (K	SiST C3/301 L (K	SK C3/301 L (Szy	SK C3/301 L (Szy			
		2							
		3							
VII	sobota 09 XII	1	TMp C2/421 L (S	TMp C2/421 L (S	CPS D5/1 W (Korohoda)	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)		
		2							
		3							
	niedziela 10 XII	1	Design Lab. C2/421 L (Ostrowski)	CPS D5/1 W (Korohoda)	CPS D5/1 W (Korohoda)	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)		
		2							
		3							
VIII	sobota 16 XII	1	TMp C2/421 L (S	TMp C2/421 L (S	JPO C3/401 L (R	JPO C3/401 L (R	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)	
		2							
		3							
	niedziela 17 XII	1	SiST C3/301 L (K	SiST C3/301 L (K	CPS C3/310 L (W	CPS C3/310 L (W			
		2							
		3							
IX	sobota 13 I	1	CPS C3/310 L (W	CPS C3/310 L (W	JPO C3/401 L (R	JPO C3/401 L (R	J.Ang C7/4.18 C (Voigt)	J.Ang C7/4.18 C (Voigt)	
		2							
		3							
	niedziela 14 I	1	Design Lab. C2/421 L (Ostrowski)	JPO C3/401 L (R	SK C3/301 L (Szy	SK C3/301 L (Szy			
		2							
		3							
X	sobota 20 I	1	Design Lab. C2/421 L (Ostrowski)	SiST C3/301 L (K	SK C3/301 L (Szy	CPS C3/310 L (W	TMp C2/421 L (S		
		2							
		3							
	niedziela 21 I	1	CPS C3/310 L (W	CPS C3/310 L (W	JPO C3/401 L (R	JPO C3/401 L (R			
		2							
		3							

Technika mikroprocesorowa 12W 14L	**dr inż. Mariusz Sokołowski**
Cyfrowe przetwarzanie sygnałów 16W 14L	**dr inż. Przemysław Korohoda / dr inż. Marcin Witkowski**
Systemy i sieci telekomunikacyjne 16W 14L	**dr inż. Dariusz Kościelnik / dr inż. Jacek Kołodziej**
Sieci komputerowe 16W 14L	**dr inż. Dariusz Kościelnik / dr inż. Jakub Szyduczyński**
Języki programowania obiektowego 16W 14L	**dr inż. Stanisław Kacprzak / prof. dr hab. inż. Artur Rydosz**
Język angielski 32C	**mgr Małgorzata Voigt**
Design Laboratory 10P	**dr inż. Jacek Ostrowski**